



ハードウェア開発PBL

実施期間	実施国	共同実施機関	対象	参加者	本学担当教員
2019年07月31日 ～2019年08月17日	アメリカ	カリフォルニア州立大学イーストベイ校	・電子工学科、情報工学科 ・学部3年生、学部2年生	(芝浦工業大学) 学生13名、TA3名、教員2名 (カリフォルニア州立大学イーストベイ校) 学生4名、教員1名	佐々木 昌浩(電子工学科)、 菅谷 みどり(情報工学科)、 宇佐美 公良(情報工学科)

カリフォルニア州立大学イーストベイ校において本学他学科の学生と共に、実践的な技能を身に付けることを目的として、任意の論理機能を実装できるFPGA(Field Programmable Gate Array)を用いて、外付けアナログ/デジタル変換・デジタル/アナログ変換集積回路およびVGAモニタの制御機能の実装を行うことで、簡易電気信号測定器(オシロスコープ)を実現した。

今回のプログラムは、7月末から18日間で行われ、電子工学科から学生7名・TA3名・教員1名、情報工学科から学生6名・教員1名が参加した。また、カリフォルニア州立大学イーストベイ校から教員1名と部分的ではあるが学生4名程度の参加があった。